

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикаторов со встроенным управлением [C,K][F,S]145Tx1xx[2,4,7,9][-Dx]

Адрес данных ОЗУ	Данные ОЗУ D0 (BP0) и соответствующие сегменты ИВУ	Адрес данных ОЗУ	Данные ОЗУ D0 (BP0) и соответствующие сегменты ИВУ
0	a4	20	d2
1	b4	21	e2
2	g4	22	f2
3	c4	23	h2
4	d4	24	a1
5	e4	25	b1
6	f4	26	g1
7	h4	27	c1
8	a3	28	d1
9	b3	29	e1
10	g3	30	f1
11	c3	31	h1
12	d3	32	L1
13	e3	33	K3
14	f3	34	K4
15	h3	35	K2
16	a2	36	K1
17	b2	37	-□┤
18	g2	38	□
19	c2	39	↑

Примечание - Передача данных по I<sup>2</sup>C шине производится байтами, начиная с любого А адреса 1-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+ 8) адреса, в следующем формате:

МЗР						СЗР	
A.D0	(A+1).D0	(A+2).D0	(A+3).D0	(A+4).D0	(A+5).D0	(A+6).D0	(A+7).D0

где МЗР – младший значащий разряд байта данных;  
СЗР – старший значащий разряд байта данных.