

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением KF118Тх4хх4

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ			
	D0	D1	D2	D3
0	K5	Ц	месяц	.ч
1	-	N5	сутки	р
2	-	S5	-	S2
3	K4	S1	год	S3,S4
4	N4	%	N3	В
5	K3	пред	Р	k
6	K2	cos φ	A	N6
7	Вс	всего	N2	M
8	Сб	b8	N1	c8
9	Пт	g8	a8	d8
10	c15	f8	d15	e8
11	b15	e15	g15	h8
12	a15	b7	f15	c7
13	Чт	g7	a7	d7
14	c14	f7	d14	e7
15	b14	e14	g14	h7
16	a14	b6	f14	c6
17	M2	g6	a6	d6
18	c13	f6	d13	e6
19	b13	e13	g11	h6
20	d13	b5	f13	c5
21	Ср	g5	a5	d5
22	c12	f5	d12	e5
23	b12	c12	g12	h5
24	a12	b4	f12	c4
25	M1	g4	a4	d4
26	c11	f4	d11	e4
27	b11	e11	g11	h4
28	a11	b3	f11	c3
29	Вт	g3	a3	d3
30	c10	f3	d10	e3
31	b10	e10	g10	h3
32	a10	b2	f10	c2
33	3	g2	a2	d2
34	Пн	f2	2	e2
35	K1	1	ФАЗА	h2
36	ТАРИФ	b1	a9	c1
37	b9	g1	a1	d1
38	g9	f1	c9	e1
39	f9	d9	e9	h1

Примечание – Передача данных по I²C шине производится байтами, начиная с любого А адреса 4-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+2) адреса, в следующем формате:

МЗР				СЗР			
A.D0	A.D1	A.D2	A.D3	(A+1).D 0	(A+1).D 1	(A+1).D 2	(A+1).D 3

где МЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.