

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением [С,К]F128Тх1хх[1 – 4][–Dх]

Адрес данных ОЗУ	Данные ОЗУ D0 и соответствующие сегменты ИВУ	Адрес данных ОЗУ	Данные ОЗУ D0 и соответствующие сегменты ИВУ
0	-	20	f3
1	-	21	h3
2	-	22	b2
3	-	23	g2
4	K4	24	c2
5	K3	25	d2
6	a3	26	e2
7	a4	27	f2
8	b4	28	h2
9	g4	29	b1
10	c4	30	g1
11	d4	31	c1
12	e4	32	d1
13	f4	33	e1
14	h4	34	f1
15	b3	35	h1
16	g3	36	a1
17	c3	37	a2
18	d3	38	K2
19	e3	39	K1

Примечание – Передача данных по I²C шине производится байтами, начиная с любого А адреса 1-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+ 8) адреса, в следующем формате:

МЗР							СЗР
A.D0	(A+1).D0	(A+2).D0	(A+3).D0	(A+4).D0	(A+5).D0	(A+6).D0	(A+7).D0

где МЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.